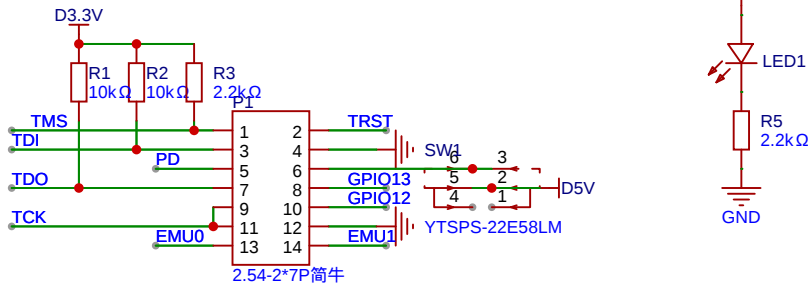
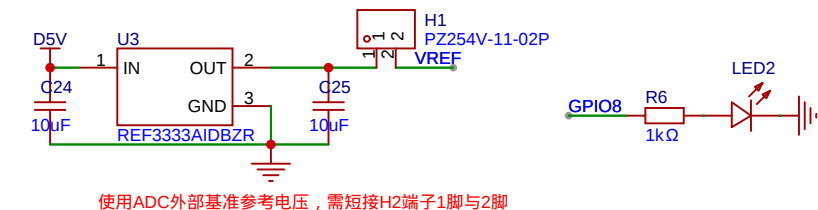
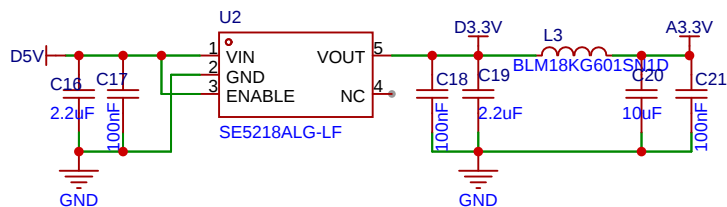


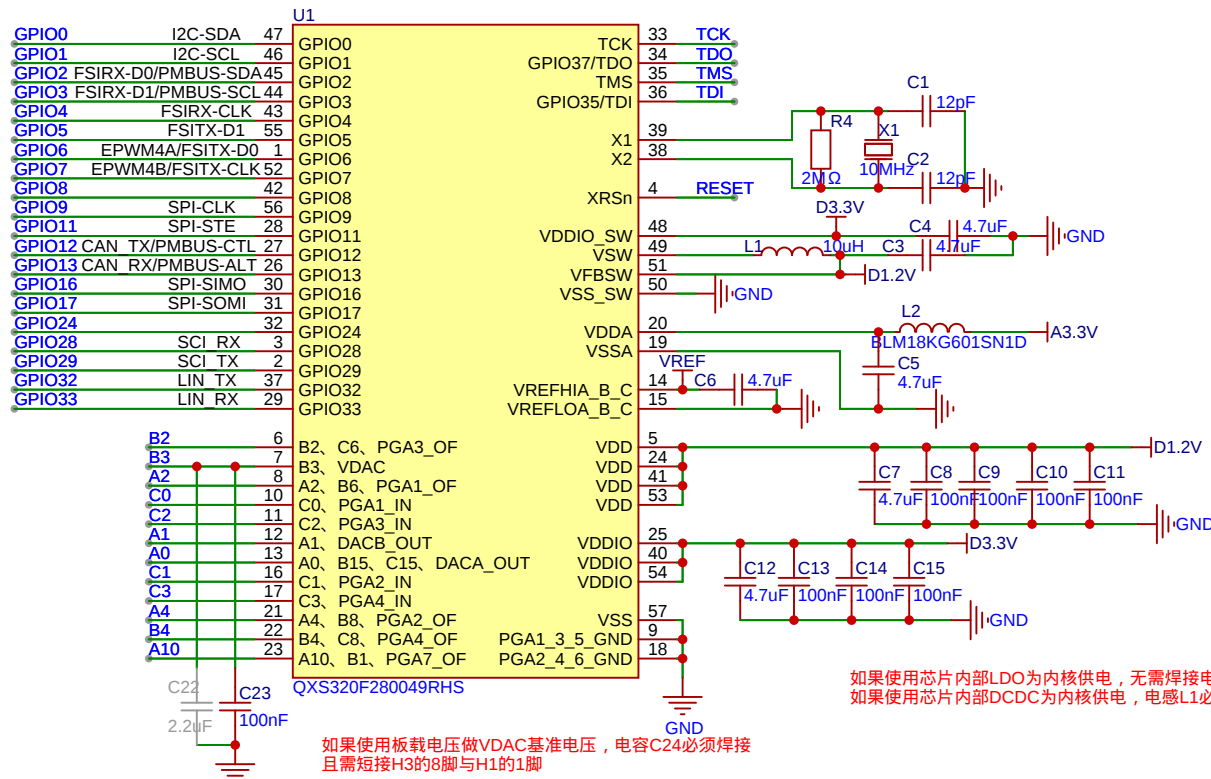
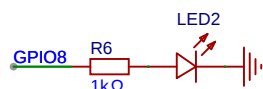
JATG



电源



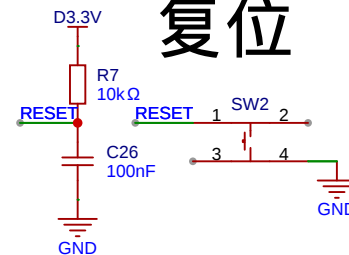
使用ADC外部基准参考电压，需短接H2端子1脚与2脚



如果使用芯片内部LDO为内核供电，无需焊接电感L1
如果使用芯片内部DCDC为内核供电，电感L1必须焊接

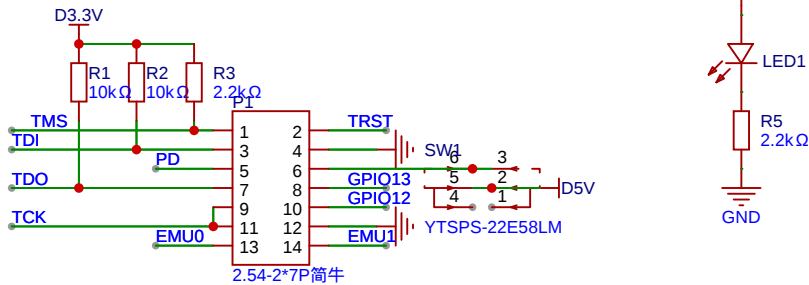
如果使用板载电压做VDAC基准电压，电容C24必须焊接
且需短接H3的8脚与H1的1脚

复位

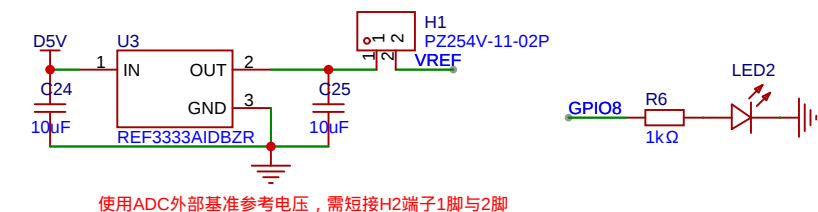
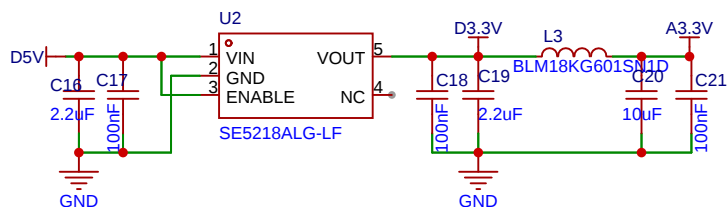


原理图	049-56PIN-VBA			创建日期	2025-05-27	
				更新日期	2025-09-17	
板子	049-56pin-BA			图页	P1	
绘制				QXS320F280049最小系统板 - 14pin		
审阅						
				版本	尺寸	页 1 共 1
				V1.0	A4	嘉立创EDA

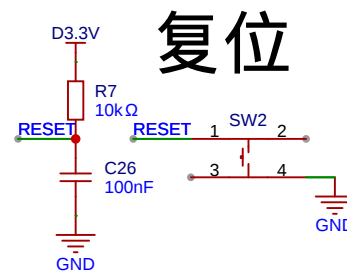
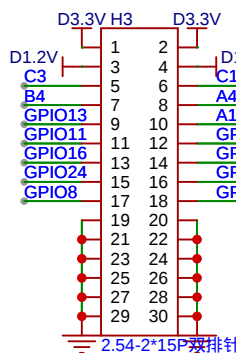
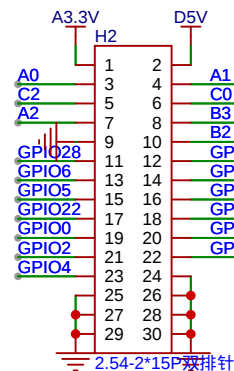
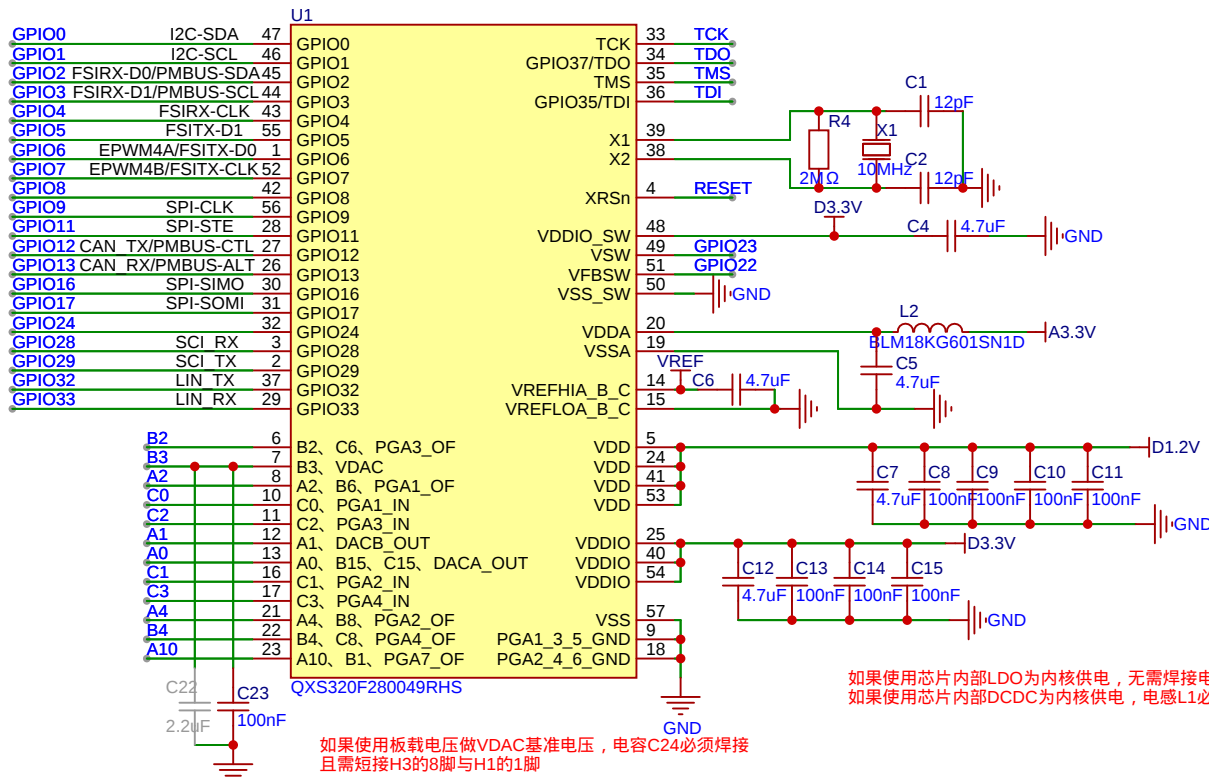
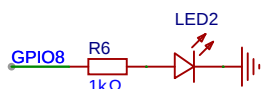
JATG



电源



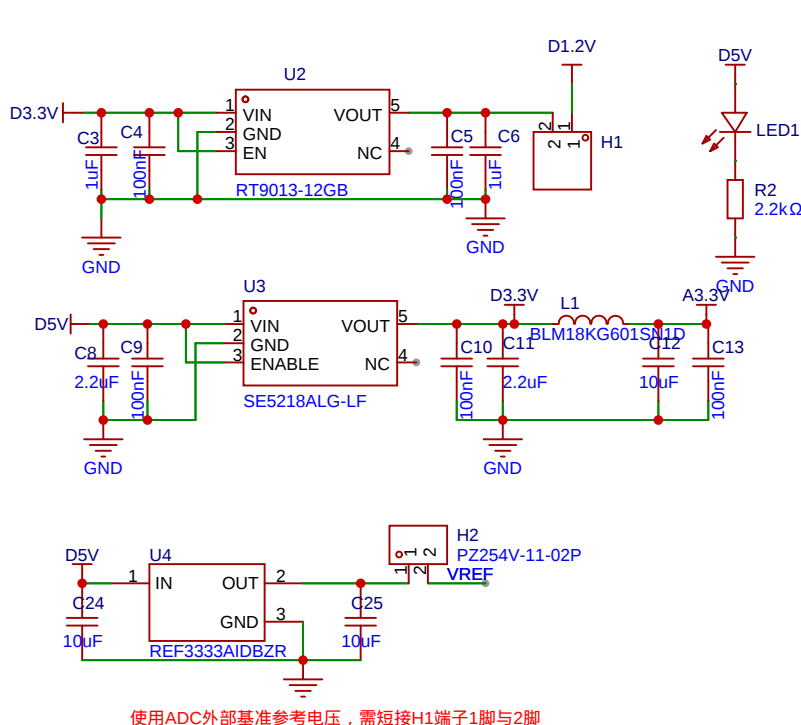
使用ADC外部基准参考电压，需短接H2端子1脚与2脚



复位

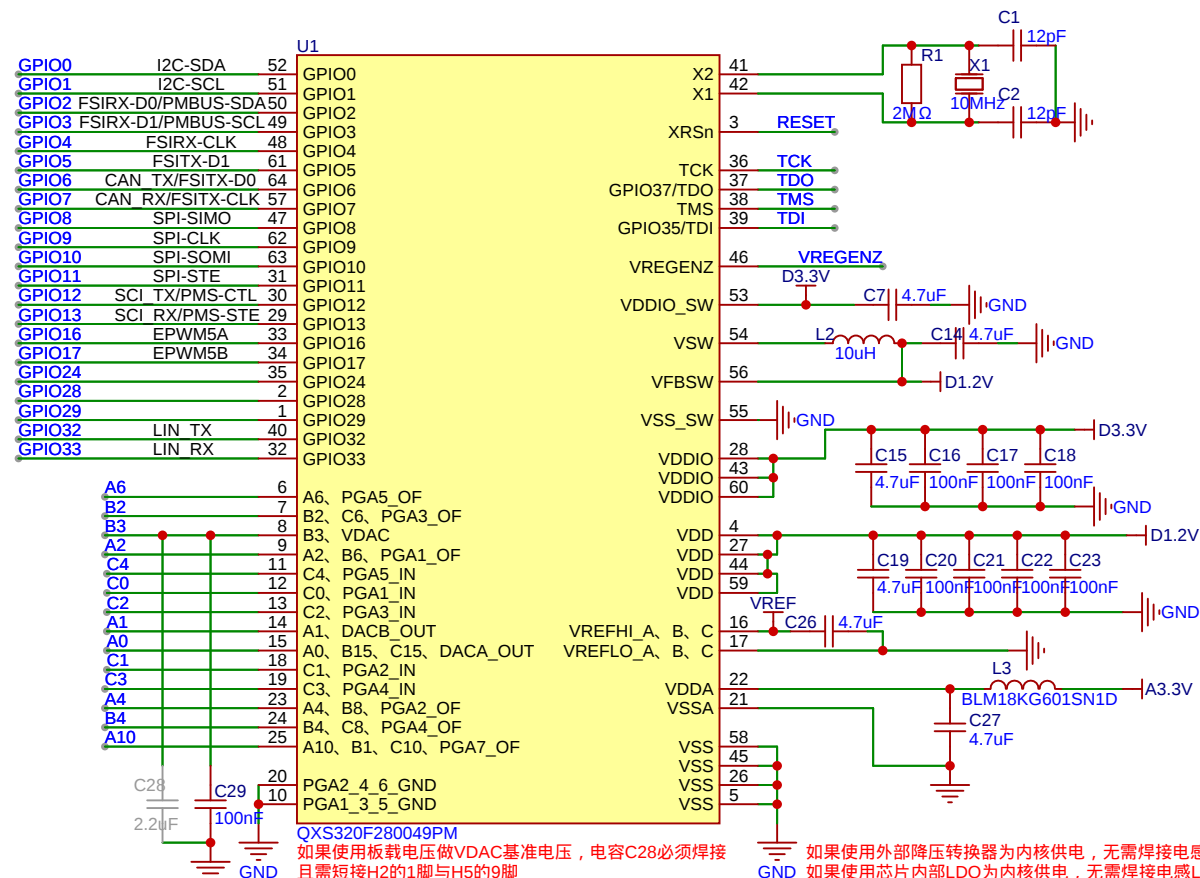
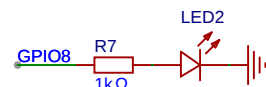
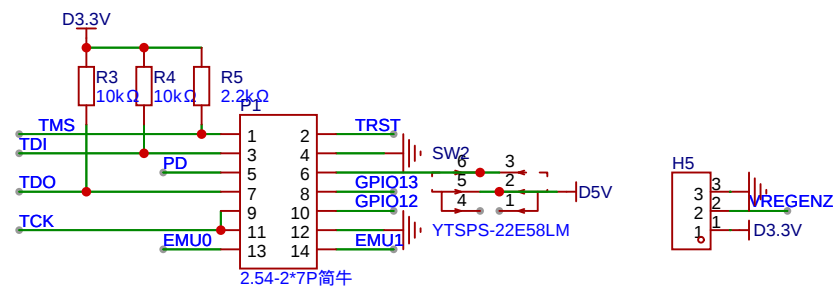
原理图	049-56pin-BB			创建日期	2025-09-16
板子	049-56pin-BB			更新日期	2025-09-17
绘制				图页	P1
审阅				QXS320F280049最小系统板 - 14pin	
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	

电源



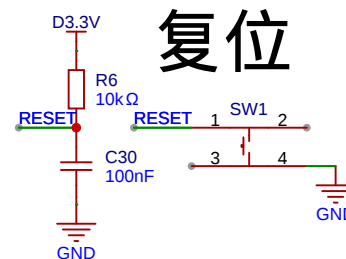
使用ADC外部基准参考电压，需短接H1端子1脚与2脚

JATG



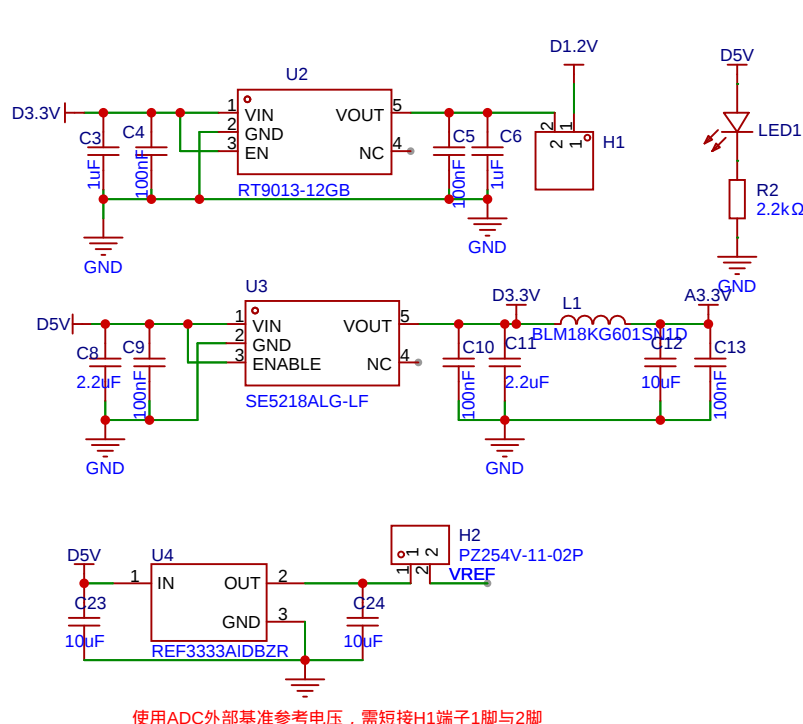
 如果使用外部降压转换器为内核供电，无需焊接电感L1
GND 如果使用芯片内部LDO为内核供电，无需焊接电感L1
如果使用芯片内部DCDC为内核供电，电感L1必须焊接

复位



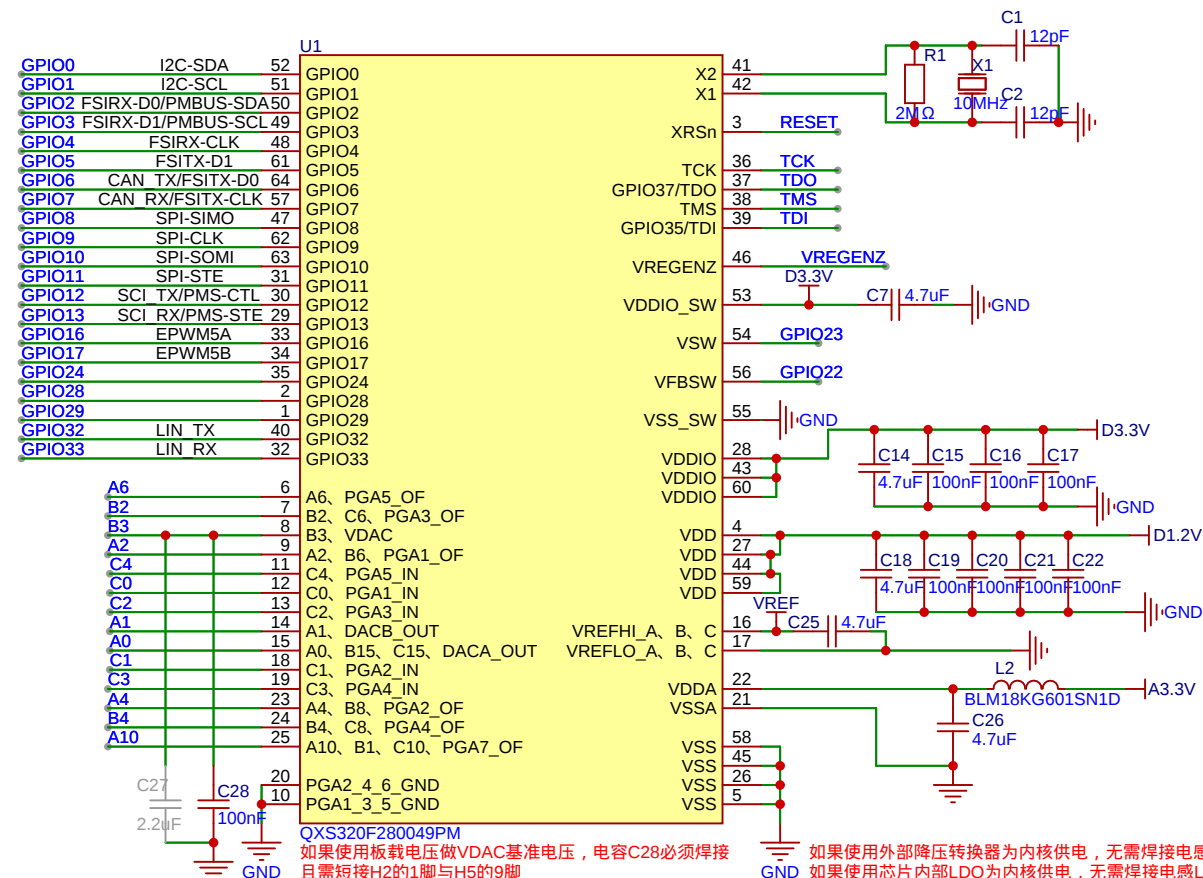
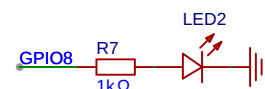
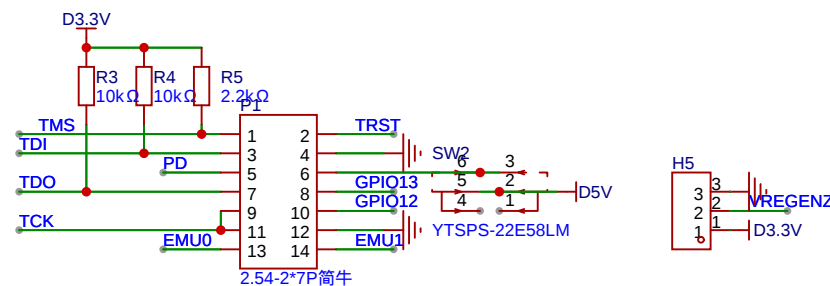
原理图	049-64PIN-VBA		创建日期	2025-05-21
板子	049-64pin-BA		更新日期	2025-09-17
绘制			图页	P1
审阅	QXS320F280049最小系统板 - 14pin			
	版本	尺寸	页 1 共 1	
 嘉立创EDA	V1.0	A4	嘉立创EDA	

电源



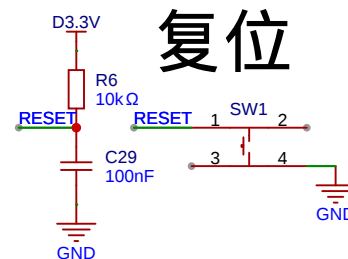
使用ADC外部基准参考电压，需短接H1端子1脚与2脚

JATG



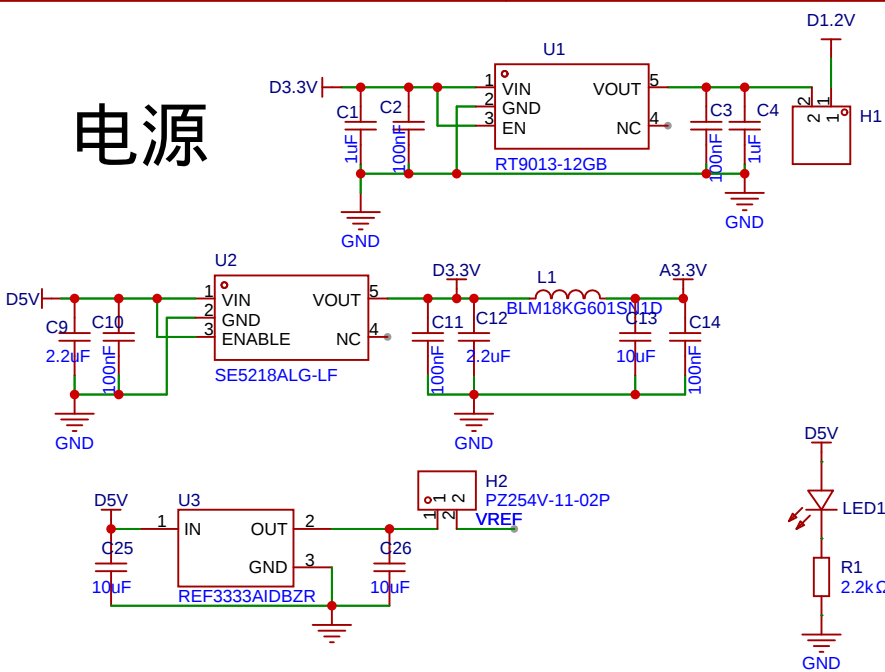
 如果使用外部降压转换器为内核供电，无需焊接电感L1
GND 如果使用芯片内部LDO为内核供电，无需焊接电感L1
如果使用芯片内部DCDC为内核供电，电感L1必须焊接

复位

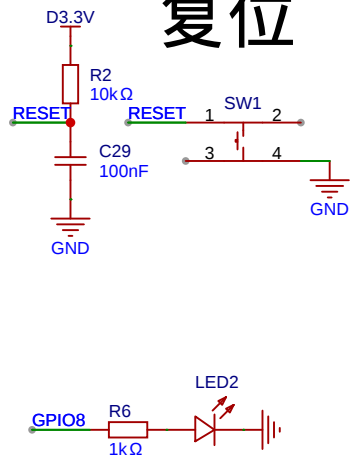


原理图	049-64pin-BB		创建日期	2025-09-16
			更新日期	2025-09-17
板子	049-64pin-BB		图页	P1
绘制	QXS320F280049最小系统板 - 14pin			
审阅				
		版本	尺寸	页 1 共 1
		V1.0	A4	嘉立创EDA

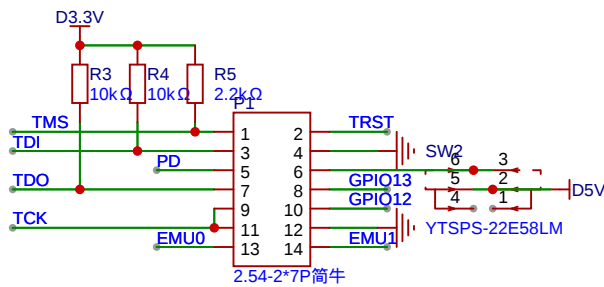
电源



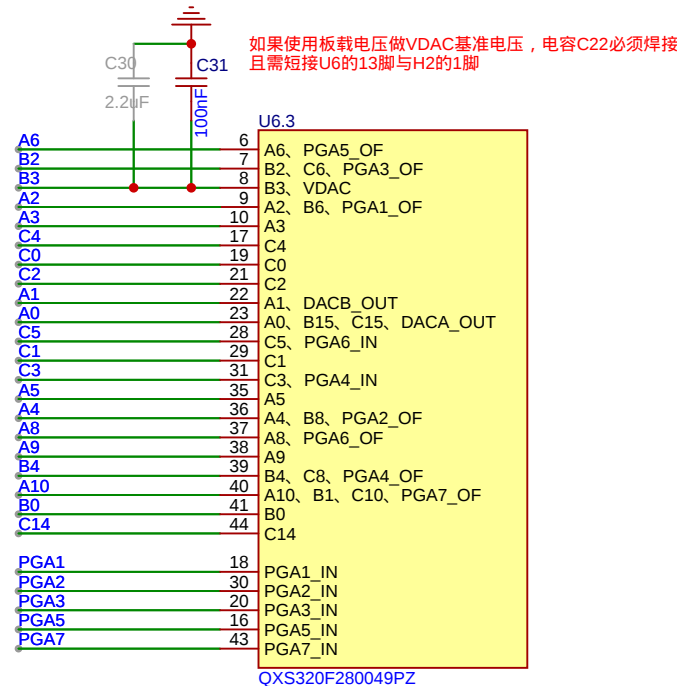
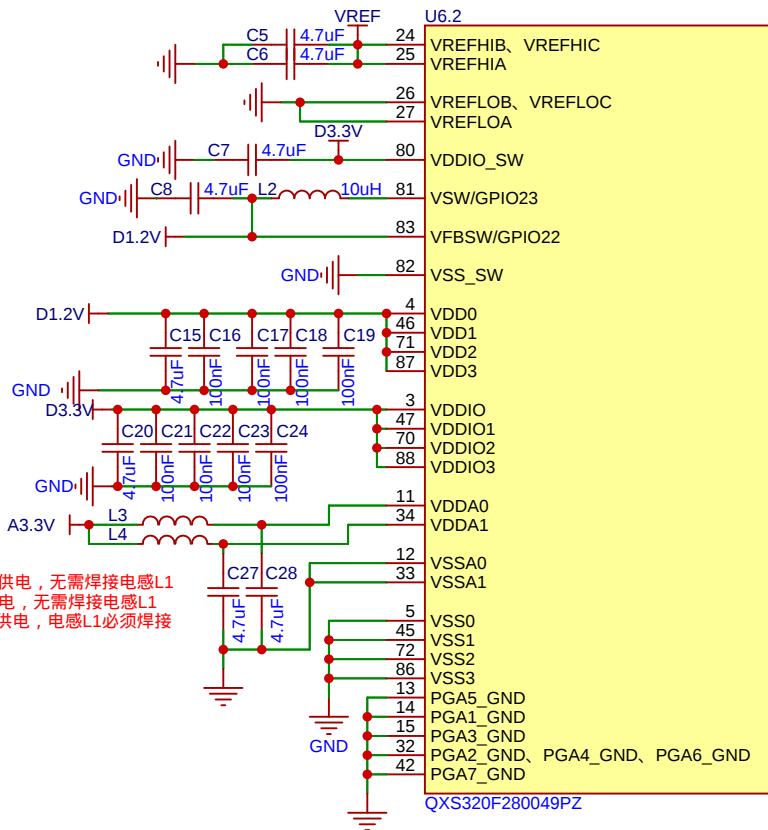
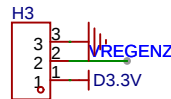
复位



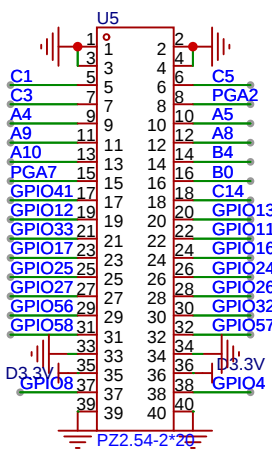
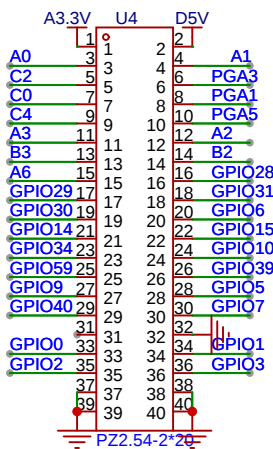
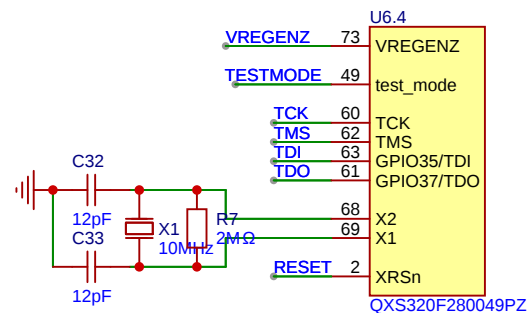
JATG



如果使用外部降压转换器为内核供电，无需焊接电感L1
如果使用芯片内部LDO为内核供电，无需焊接电感L1
如果使用芯片内部DCDC为内核供电，电感L1必须焊接

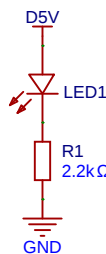
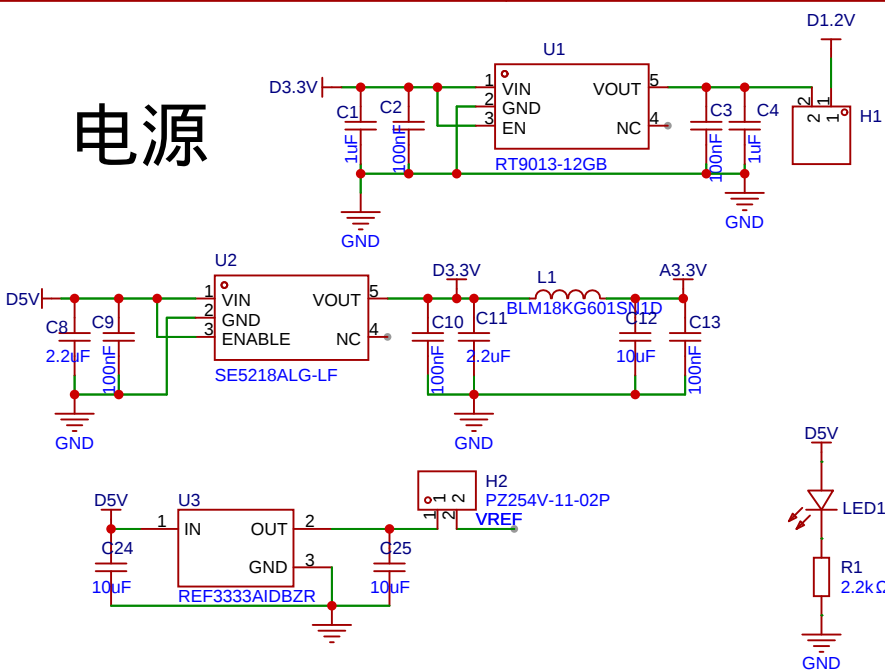


U6.1		
GPIO0	I2C-SDA	79
GPIO1	I2C-SCL	78
GPIO2	FSIRX-D0	77
GPIO3	FSIRX-D1	76
GPIO4	FSIRX-CLK	75
GPIO5	FSITX-D1	89
GPIO6	EPWM4A/FSITX-D0	97
GPIO7	EPWM4B/FSITX-CLK	84
GPIO8		74
GPIO9		90
GPIO10		93
GPIO11		52
GPIO12	PMBUS_CTL	51
GPIO13	PMBUS_ALERT	50
GPIO14	PMBUS-SDA	96
GPIO15	PMBUS-SCL	95
GPIO16	SCI_TX	54
GPIO17	SCI_RX	55
GPIO24	SPI-SIMO	56
GPIO25	SPI-SOMI	57
GPIO26	SPI-CLK	58
GPIO27	SPI-STE	59
GPIO28	LIN-TX	1
GPIO29	LIN-RX	100
GPIO30	CAN_RX	98
GPIO31	CAN_TX	99
GPIO32		64
GPIO33		53
GPIO34		94
GPIO39		91
GPIO40		85
GPIO41		48
GPIO56		65
GPIO57		66
GPIO58		67
GPIO59		92

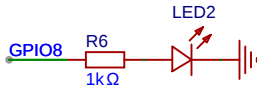
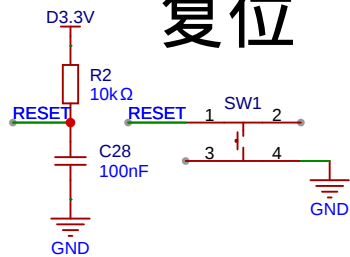


原理图	049-100pin-BA	创建日期	2025-09-16				
		更新日期	2025-09-17				
板子	049-100pin-BA	图页	P1				
绘制	QXS320F280049最小系统板 - 14pin						
审阅							
		版本	尺寸	页	1	共	1
		V1.0	A4	嘉立创EDA			

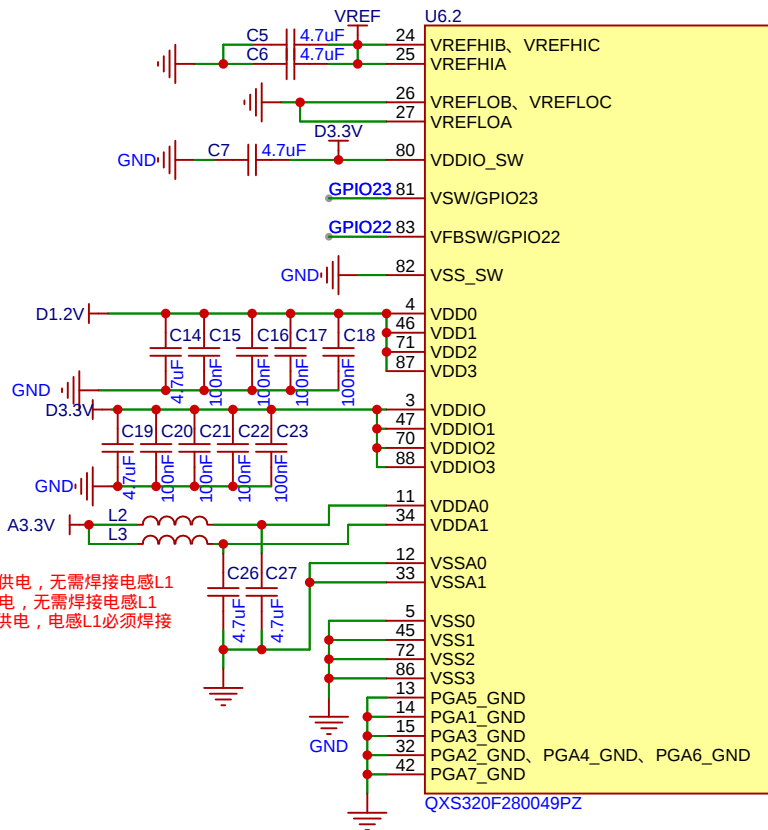
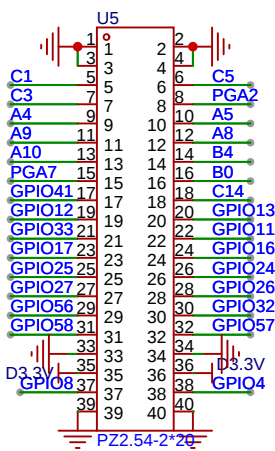
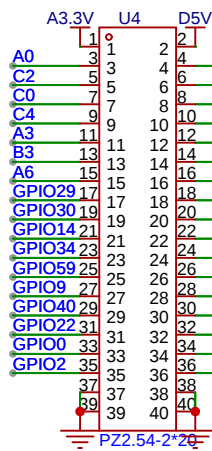
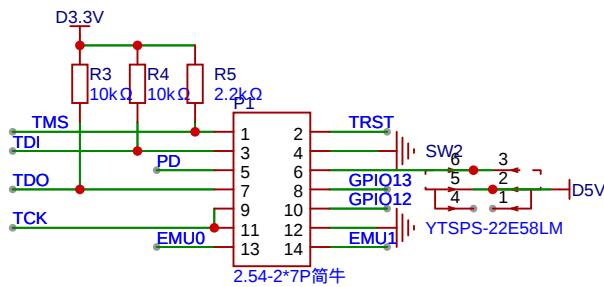
电源



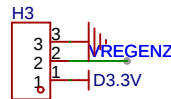
复位



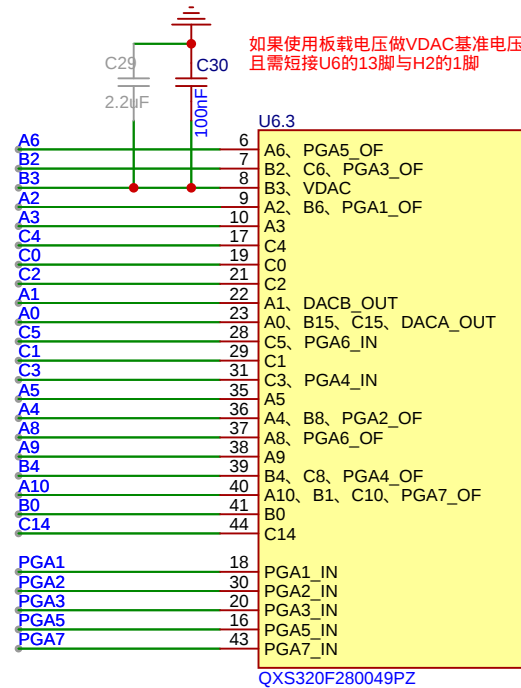
JATG



如果使用外部降压转换器为内核供电，无需焊接电感L1
如果使用芯片内部LDO为内核供电，无需焊接电感L1
如果使用芯片内部DCDC为内核供电，电感L1必须焊接

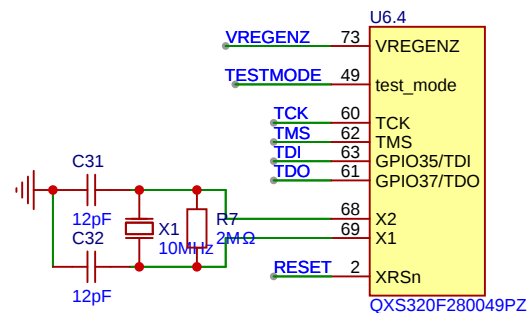


如果使用板载电压做VDAC基准电压，电容C22必须焊接
且需短接U6的13脚与H2的1脚



U6.1		
GPIO0	I2C-SDA	79
GPIO1	I2C-SCL	78
GPIO2	FSIRX-D0	77
GPIO3	FSIRX-D1	76
GPIO4	FSIRX-CLK	75
GPIO5	FSITX-D1	89
GPIO6	EPWM4A/FSITX-D0	97
GPIO7	EPWM4B/FSITX-CLK	84
GPIO8		74
GPIO9		90
GPIO10		93
GPIO11		52
GPIO12	PMBUS_CTL	51
GPIO13	PMBUS_ALERT	50
GPIO14	PMBUS-SDA	96
GPIO15	PMBUS-SCL	95
GPIO16	SCI_TX	54
GPIO17	SCI_RX	55
GPIO24	SPI-SIMO	56
GPIO25	SPI-SOMI	57
GPIO26	SPI-CLK	58
GPIO27	SPI-STE	59
GPIO28	LIN-TX	1
GPIO29	LIN-RX	100
GPIO30	CAN_RX	98
GPIO31	CAN_TX	99
GPIO32		64
GPIO33		53
GPIO34		94
GPIO39		91
GPIO40		85
GPIO41		48
GPIO56		65
GPIO57		66
GPIO58		67
GPIO59		92

QXS320F280049PZ



原理图	049-100pin-BB	创建日期	2025-07-21				
		更新日期	2025-09-17				
板子	049-100pin-BB	图页	P1				
绘制		QXS320F280049最小系统板 - 14pin					
审阅							
		版本	尺寸	页	1	共	1
		V1.0	A4	嘉立创EDA			