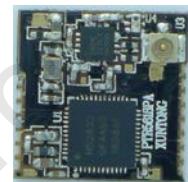


# PTR5618PA

**纽扣电池大小，最大+20dBm PA 输出，超小型嵌入式低功耗蓝牙模块  
Cortex™ M4F 32 位处理器内核，支持蓝牙 5.0**

专为更远距离通信设计，内置最大+20dBm 射频输出，纽扣电池大小的嵌入式系统级超低功耗蓝牙多协议模块 PTR5618PA，基于 Nordic nRF52832，ARM® Cortex™ M4F 32 位处理器内核，内嵌 2.4GHz 射频收发器，搭载集成天线，提供一个系统级的多无线协议系统级模块完整解决方案，可帮助简化设计，降低成本，缩短产品上市时间，专业的设计和品质控制，并进行了相关认证，可帮助客户更快将产品推向全球市场而免除后顾之忧。



## 功能

- 基于 Nordic nRF52832 内核的系统级模块
- 支持低功耗蓝牙/ANT/2.4GHz 多协议
- 低功耗蓝牙协议栈可支持蓝牙 4.x 到 5.0，可升级协议栈
- ARM® Cortex™-M4F 32 位处理器, 512 kB Flash 存储器, 64 kB RAM
- 11 个通用 I/O，可自由配置映射，外设使用更灵活
- 12-bit/200K ADC, PWM, SPI 主/从 (8 Mbps) 等外设资源
- 低功耗比较器，片内温度传感器，随机数发生器
- 两线串行接口主/从模式 (兼容 I2C)
- I2S 音频接口, PDM 数字麦克风接口
- UART (带 CTS/RTS 及 DMA)
- 20 通道独立于 CPU 的可编程外设互联 (PPI)
- 正交解调器(QDEC)
- 128 位 AES 硬件加密器
- 5 × 32 位定时器, 3 × 24 位实时计数器 (RTC), 看门狗定时器
- 内置 32.768 kHz RC 振荡器( $\pm 250$  ppm).
- 支持 (OTA) 空中升级固件
- 天线接口：IPX 接口
- 超小尺寸(小于 CR2032 纽扣电池)，约 15mmx15mmx1.6mm

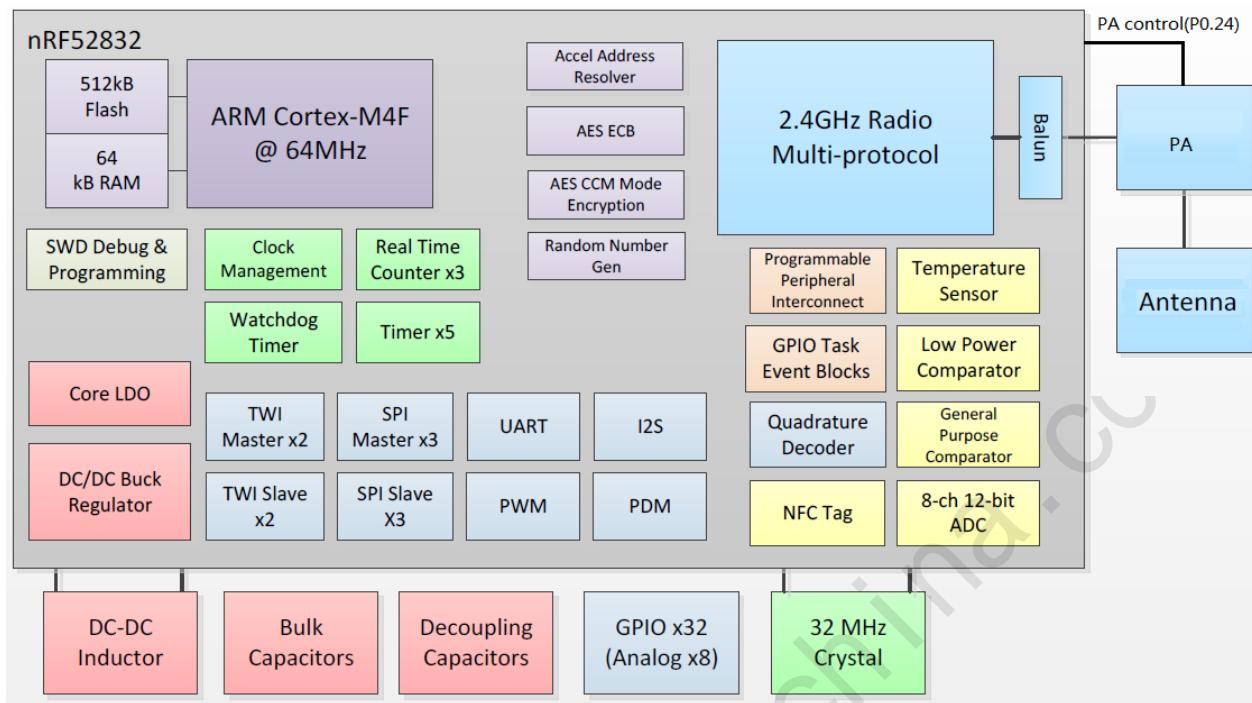
## 典型应用:

- 2.4 GHz 低功耗蓝牙应用系统
- 私有的 2.4GHz 应用系统
- 体育和休闲设备
- 智能手机外设
- 可穿戴产品
- 医疗保健
- 消费电子, 游戏平板
- 人机接口设备, 远程控制
- 建筑环境控制/监测
- 射频识别、安全应用、低功耗传感器
- 低功耗蓝牙网关
- iBeacons™, Eddystone™, 信标, 室内导航
- 照明产品

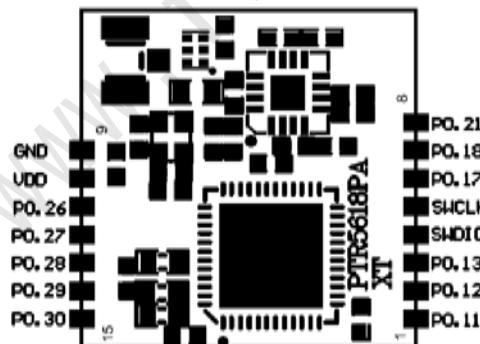
## 主要技术参数:

支持多协议	
协议	蓝牙 4.x 及更高/ANT/2.4GHz
加密安全	AES-128
射频	
频率	2.360GHz to 2.500GHz
调制方式	GFSK @ 1 Mbps, 2 Mbps
发射功率	当 nRF52832 设置为 0dBm 时, PA 最大输出功率约为+20dBm
接收灵敏度	-96 dBm (BLE 模式)
天线	IPX 天线接口
电流	
TX only @ +20 dBm	~100 mA
RX only @ 1 Mbps @ 3V, DC/DC 开启	~5.4 mA
RX only @ 1 Mbps	~11.7 mA
工作条件	
电压范围	2.7~3.6V
工作温度	-25~+85 °C

## 内部框图：



模块管脚说明（顶视图）：



管脚	名称	说明	备注
1	P0.11	通用 I/O	
2	P0.12	通用 I/O	
3	P0.13	通用 I/O	
4	SWDIO	串行调试编程接口数据	
5	SWDCLK	串行调试编程接口时钟	
6	P0.17	通用 I/O	
7	P0.18	通用 I/O	
8	P0.21	通用 I/O/外部复位	
9	GND	电源地	
10	VDD	电源 2.7~3.6V	
11	P0.26	I/O	
12	P0.27	I/O	

13	P0.28	通用 I/O/模拟输入	
14	P0.29	通用 I/O/模拟输入	
15	P0.30	通用 I/O/模拟输入	

注 1： P0.20 与 P0.24 已保留作为内部 PA 控制使用。

注 2： 模块上已有一个  $4.7 \mu F$  的电容。根据实际经验，在应用中，最好外部电源增加一个较大容量的电容效果更好（如  $10 \mu F$  或更大）。

## 通用 I/O：

在一个端口实现对所有 I/O 的访问与控制。每个 GPIO 可以单独访问，并可配置为以下功能

- 输入/输出方向
- 输出驱动强度
- 内部上拉和下拉电阻
- 高或低电平触发唤醒
- 触发中断
- 所有引脚可以被 PPI 的任务/事件系统使用；可通过 PPI 同时连接的引脚最大数量由 GPIOTE 决定
- 可配置为串行接口或正交解调信号端口

## PA 控制：

在 nRF51 平台可以采用 VDD\_PA 引脚信号检测来实现 PA 电路与接收 LNA 电路的切换，但在 nRF52 平台，由于取消了该 VDD\_PA 引脚信号，因此需要采用其他方法和额外的逻辑信号来控制，即采用协议栈与 I/O 来控制 PA 电路与接收 LNA 电路的切换。

在模块中，P0.20 和 P0.24 保留用来控制 PA 和 LNA，因此这两个引脚不能分配给其他用途。

PA / LNA 控制信号的真值表如下：

PIN24	PIN20	PA status
1	0	TXEN
0	1	RXEN
0	0	IDLE
1	1	INVALID

下面的函数实现用 P0.20 和 P0.24 来控制 PA 和 LNA 信号。可添加此函数到项目中并在 ble\_stack\_init() 之后调用：

```
static void pa_assist(uint32_t gpio_pa_pin,uint32_t gpio_lna_pin)
{
    ret_code_t err_code;

    static const uint32_t gpio_toggle_ch = 0;
```

```
static const uint32_t ppi_set_ch = 0;

static const uint32_t ppi_clr_ch = 1;

// Configure SoftDevice PA assist

ble_opt_t opt;

memset(&opt, 0, sizeof(ble_opt_t));

// Common PA config

opt.common_opt.pa_lna.gpiote_ch_id    = gpio_toggle_ch;           // GPIOTE channel

opt.common_opt.pa_lna.ppi_ch_id_clr = ppi_set_ch;                  // PPI channel for pin clearing

opt.common_opt.pa_lna.ppi_ch_id_set = ppi_clr_ch;                  // PPI channel for pin setting

// PA config

opt.common_opt.pa_lna.pa_cfg.active_high = 1;                      // Set the pin to be active high

opt.common_opt.pa_lna.pa_cfg.enable      = 1;                      // Enable toggling

opt.common_opt.pa_lna.pa_cfg.gpio_pin   = gpio_pa_pin;             // The GPIO pin to toggle

opt.common_opt.pa_lna.lna_cfg.active_high = 1;

opt.common_opt.pa_lna.lna_cfg.enable      = 1;

opt.common_opt.pa_lna.lna_cfg.gpio_pin   = gpio_lna_pin;

err_code = sd_ble_opt_set(BLE_COMMON_OPT_PA_LNA, &opt);

APP_ERROR_CHECK(err_code);

}
```

下面示例，说明如何实现控制 PA/LNA 信号：

```
int main(void)
{
    uint32_t err_code;

    // Initialize.

    APP_TIMER_INIT(APP_TIMER_PRESCALER, APP_TIMER_OP_QUEUE_SIZE, false);

    ble_stack_init();

    pa_assist(24,20);

    gap_params_init();

    services_init();

    advertising_init();

    conn_params_init();

    err_code = ble_advertising_start(BLE_ADV_MODE_FAST);

    APP_ERROR_CHECK(err_code);

    // Enter main loop.

    for (;;)
    {
        power_manage();
    }
}
```

## 硬件复位：

模块有片上的上电复位电路，但是也可以使用外部复位，在这种情况下，GPIO P0.21 引脚可作为外部硬件复位引脚。为使 P0.21 作为外部复位引脚，UICR 寄存器 PSELRESET[0] 和 PSELRESET[1] 必须设置为相同值，即 0x7FFFFFF15。当 P0.21 被设定为复位引脚时，将同时自动使能内部上拉。

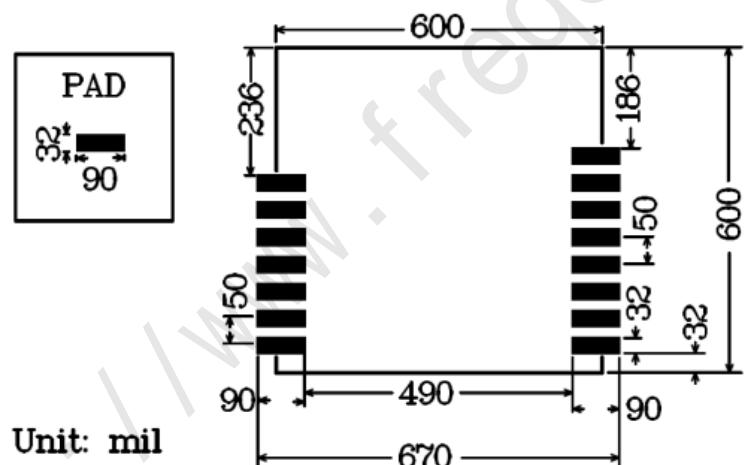
## 模块的 HW 调试及在线编程接口：

该模块支持两线串行调试（SWD）接口，提供灵活而强大的非侵入式程序代码调试机制，支持断点、单步执行和代码指令跟踪等。

管脚	在线编程接口
SWDIO	串行调试编程口数据
SWDCLK	串行调试编程口时钟

J-Link Lite 产品完全支持该模块的调试与在线编程，详细信息可浏览 [www.segger.com](http://www.segger.com).

## PCB 管脚封装尺寸（顶视图）：



## 订购信息：

型号	说明
PTR5618PA	全蓝牙5多协议嵌入式系统级模块
MPTR5618PA-EVB	评估板，包含按键，LED，I/O扩展接口等，便于快速进行模块评估及开发

## 绝对最大额定值：

标号	参数	最小值	最大值	单位
V <sub>CC_MAX</sub>	Voltage on supply pin	-0.3	3.9	V
V <sub>IO_MAX</sub>	Voltage on GPIO pins ( $V_{CC} > 3.6V$ )	-0.3	3.9	V
V <sub>IO_MAX</sub>	Voltage on GPIO pins ( $V_{CC} \leq 3.6V$ )	-0.3	$V_{CC} + 0.3V$	V
T <sub>S</sub>	Storage Temperature Range	-40	125	°C

注意：强行超过一项或多项极限值使用将导致模块永久性损坏。

## 限制说明：

- 模块并非设计用于生命支持的应用，客户使用或销售应用在这些领域的产品，需自己同意并承担风险。
- 不为用户的产品或应用承担责任。
- 我们已经对本手册进行了严格仔细的校勘和核对，但不能保证本手册完全没有任何错误和疏漏。

## 权利声明：

- 本手册内容受著作权法律法规保护，未经我们事先书面授权，任何人均不得以任何方式复制、抄录本手册，或将本手册的全部或任何部分以任何形式在任何有线或无线网络中进行传输，或将其编译、翻译成任何其他格式、文字或代码。
- 保留更正，修改，和/或改进产品和/或规格的权利，恕不另行通知。

## 注意！

静电敏感器件  
注意防护措施

