

## 产品特性

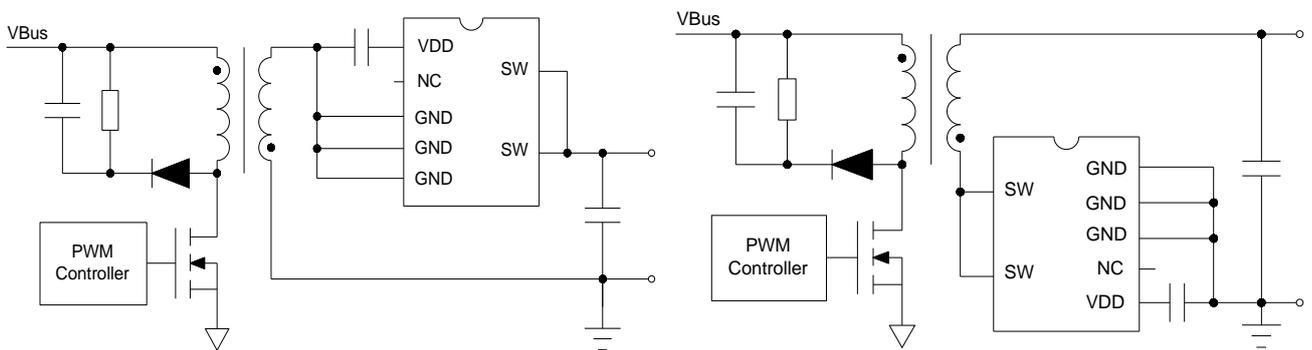
- ▲ 内置 60V Trench MOSFET
- ▲ 支持 DCM、QR 和 CCM 工作模块
- ▲ 支持正负端应用模式
- ▲ 内部精确的同步功率管 Vds 电压检测
- ▲ 具有低至 30nS 的功率管快速关断能力
- ▲ VDD 欠压保护
- ▲ ASOP7 封装

## 应用范围

- AC/DC 适配器
- 手机充电器
- 低压大电流整流电路

## 产品概述

## 典型应用电路



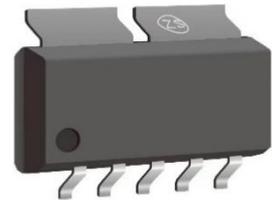
ZS7724 是一款应用于反激式开关电源系统的高性能同步整流芯片。

ZS7724 内部集成高性能同步整流控制器和低导通阻抗的功率管，取代了传统反激式转换器中的肖特基二极管，有效的减小了次级整流管的导通损耗，增大输出电流能力并提高了效率。

ZS7724 内部功率管具有低开启阈值、低内阻、超快开关特性。提供完善的保护功能，提高系统的可靠性。

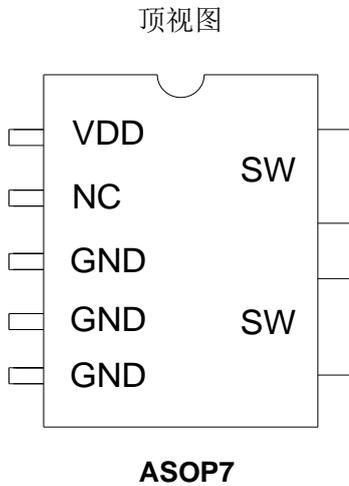
ZS7724 系列产品采用了全国产化设计，立元微拥有全部自主知识产权。独一无二的加强散热 ASOP7 封装形式，可有效降低整机温度，进一步提升产品的输出功率。

## ASOP7



## 产品信息

## 引脚封装



## 极限参数\*1

项目	参数范围	
VDD	芯片供电引脚电压范围	-0.3~5.9V
SW	内置 MOS 管漏极引脚电压范围	-0.3~60V
P <sub>DMAX</sub>	功耗*2	0.3W
θ <sub>JA</sub>	PN 结到环境的热阻	130°C/W
T <sub>J</sub>	工作结温范围	-40~150°C
T <sub>STG</sub>	存储温度范围	-55~150°C
ESD	ESD*3	3KV

※1: 最大极限值是指超出该工作范围, 芯片有可能损坏。推荐工作范围是指在该温度范围内, 器件功能正常, 但并不完全保证满足个别性能指标。电气参数定义了器件在工作范围内并在保证特定性能指标的测试条件下的直流和交流电气参数范围。对于未给定上下限值的参数, 该规范不与保证其精度, 但其典型值合理反映了器件性能。

※2: 温度升高最大功耗一定会减小, 这也是由 T<sub>JMAX</sub>、θ<sub>JA</sub> 和环境温度 T<sub>A</sub> 所决定的。最大允许功耗为  $P_{DMAX}=(T_{JMAX}-T_A)/\theta_{JA}$  或是极限范围给出的数字中比较低的数值。

※3: 人体模式, 100pF 电容通过 1.5KΩ 电阻放电。

### 引脚定义

引脚编号	名称	I/O	功能描述
1	VDD	P	芯片供电引脚，外接 1uF 电容
2	NC	--	不进行连接，悬空
3、4、5	GND	P	芯片参考地
6、7	SW	I	内置功率管的漏极

### 订货信息



ZSpoweric: 公司商标

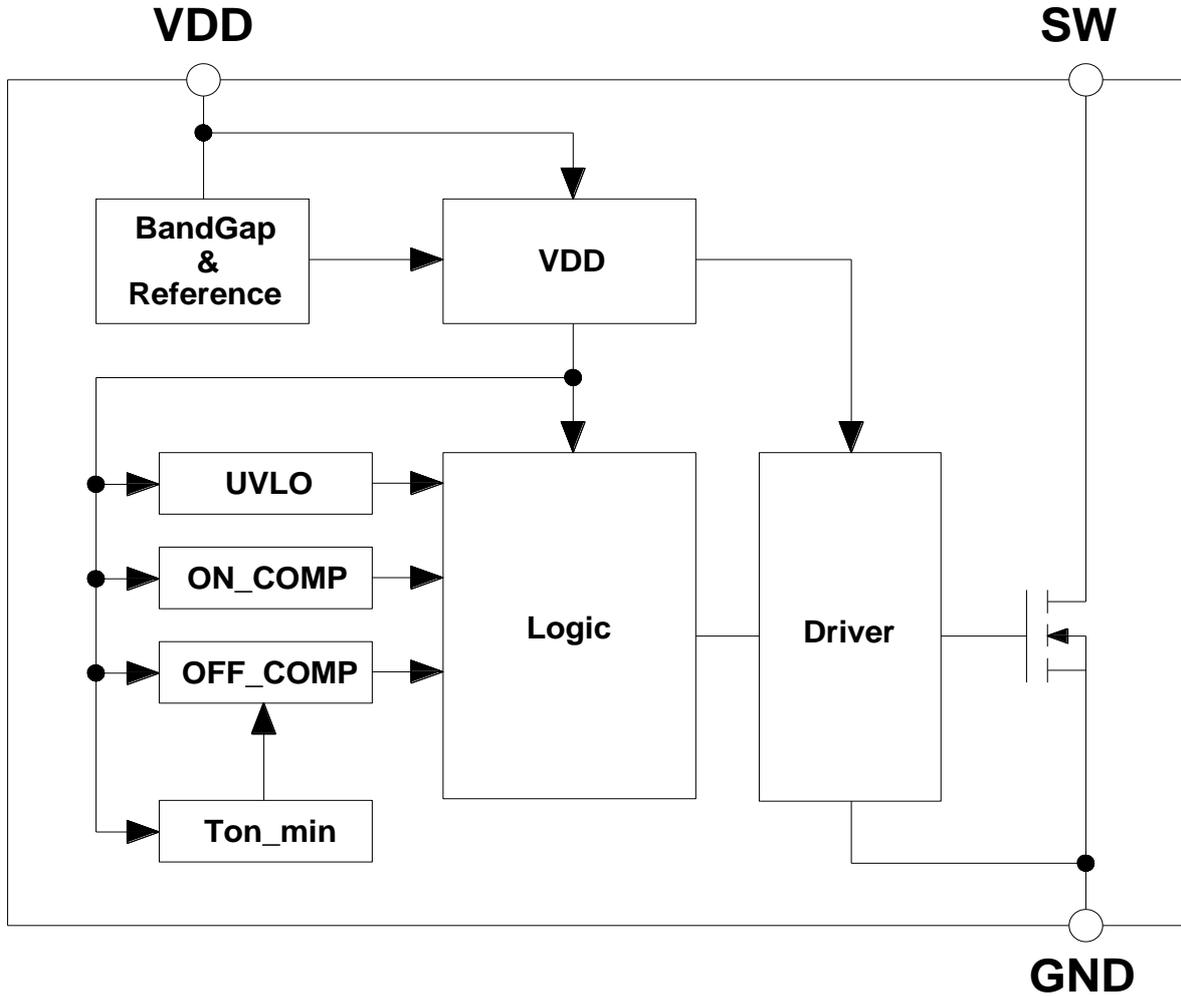
ZS7724: 产品名称

6F: 内部编码

23: 年编码

01: 周编码

### 内部框图



## 电气参数

(无特殊说明情况下,  $T_A=25^{\circ}\text{C}$ ,  $V_{CC}=5.0\text{V}$ )

符号	参数	测试条件	最小值	典型值	最大值	单位
<b>电源供电部分</b>						
静态工作电流	Iop			320		uA
启动电压	VDD_ON		3.4	3.6	3.85	V
欠压锁定电压	VDD_UVLO			2.3		V
VDD 工作电压	VDD		4.9	5.1	5.4	V
<b>同步侦测部分</b>						
同步管开启电压	VON_SR		-0.25	-0.2	0.15	V
同步管关断电压	VOFF_SR		-8	-5	-2	mV
同步管开启延时	Td_on			500		nS
同步管关断延时	Td_off		25	30	33	nS
同步管最小开启时间	Ton_min			1		uS
功率管开启上升时间	Trise			30		nS
功率管关断下降时间	Tfall			20		nS
<b>功率管驱动部分</b>						
内置功率管耐压	BVdss		60			V
功率管导通阻抗	Rds_on	Vgs=10V Ids=1A		17	21	mΩ

## 功能描述

ZS7724 是一款开关电源系统次级使用的高性能同步整流芯片，该芯片用来取代反激变换器中的肖特基二极管，可提高电源转换效率，降低温度损耗。ZS7724 可支持 DCM、QR 和 CCM 多种工作模式，满足 5V 充电器、适配器系统。芯片供电方式可通过系统输出直接供电。

### VDD 电压锁定(UVLO)

ZS7724 启动过程中使用了欠压锁定功能，当 VDD 引脚电压上升到启动电压时，芯片从 Latch 模式中恢复并进入正常工作模式，此时功率管可以被正常开启；当 VDD 电压下降到欠压锁定电压时，芯片再次进入欠压锁定模式，功率管处于关断状态。

### 最小开启时间

ZS7724 同步管具有最小导通功能。在功率管开启时，次边寄生元器件会产生高频噪声，而这些高频噪声可能会引起功率管被误关断，而此最小导通时间可以有效屏蔽误关断信号，保证功率管可以维持 1 $\mu$ S 的开启时间。

### 同步整流管开启

ZS7724 通过检测功率管的 VDS 电压来控制芯片的开启。当反激转换器的原边关断，副边开始消磁时，副边电流首先通过功率管的体二极管开始续流并产生一个 Vbe 压降，这样功率管的漏极电压将下降到 -0.2V 左右。ZS7724 如果首先检测到功率管的漏极是大于 0.2V，随后检测到电压下降到 -0.2V，则会在 500nS 左右的延时之后，开启功率管。

### 同步整流管关断

当同步管开启之后，随着副边续流电流的逐渐减小，同步管的漏极电压会逐渐上升。如图 1 所示，ZS7724 检测到副边电流小于其内部设置的关断电流后，会迅速关断功率管，其关断延时小于 30nS。

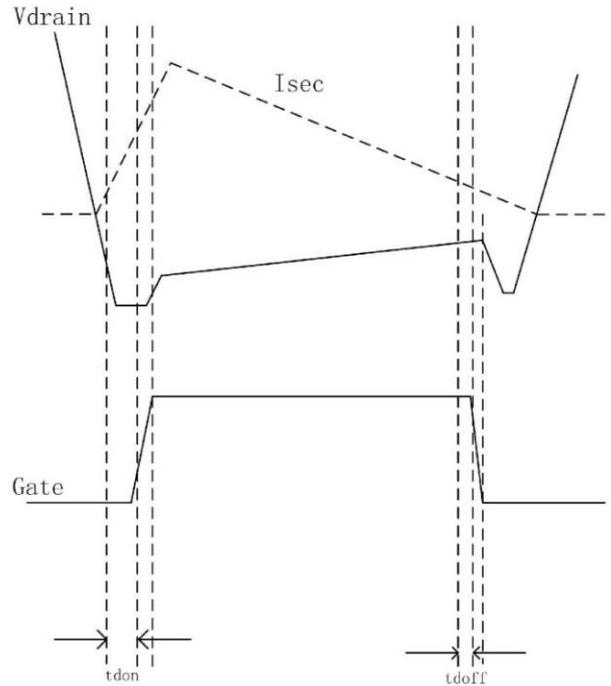
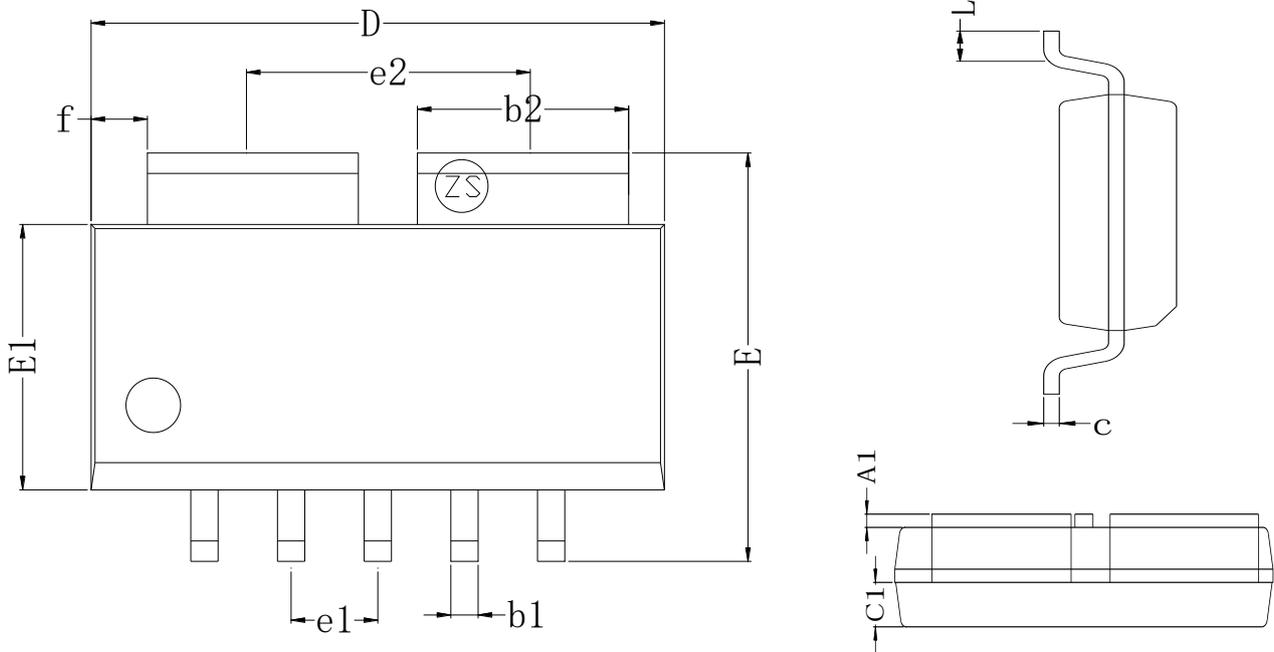


图1，SR管开启及关断时序

### 封装信息

#### ASOP7



Symbol	Dimensions In Millimeters		
	Min	Nor.	Max
A1	0.050	0.200	0.250
C	0.193	0.203	0.213
C1	0.600	0.670	0.700
D	8.300	8.400	8.500
E	5.800	6.000	6.200
E1	3.800	3.900	4.000
L	0.400	0.550	0.700
b1	0.356	0.400	0.500
b2	3.066	3.090	3.114
e1	--	1.370	--
e2	--	3.960	--
f	0.725	0.825	0.925