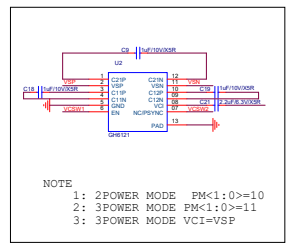
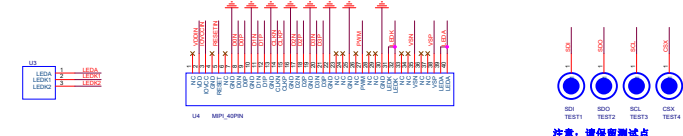
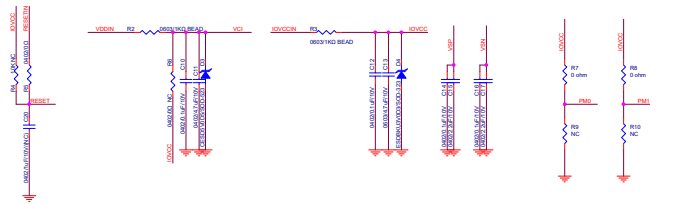


BS<2:0>	DN0	DP0	DN1	DP1	DNC	DPC	DN2	DP2	DN3	DP3
000	D3-	D3+	D2-	D2+	CLK-	CLK+	D1-	D1+	D0-	D0+
001	D0-	D0+	D1-	D1+	CLK-	CLK+	D2-	D2+	D3-	D3+
010	D0+	D0-	D1+	D1-	CLK+	CLK-	D2+	D2-	D3+	D3-
011	D0-	D0+	D1+	D1-	CLK+	CLK-	D2+	D2-	D3+	D3-
100	D2-	D2+	D1-	D1+	CLK-	CLK+	D0-	D0+	D3-	D3+
101	D2+	D2-	D1+	D1-	CLK+	CLK-	D0+	D0-	D3+	D3-
110	D3-	D3+	D0-	D0+	CLK-	CLK+	D1-	D1+	D2-	D2+
111	D3+	D3-	D0+	D0-	CLK+	CLK-	D1+	D1-	D2+	D2-



NOTE
 1: 2POWER MODE PM<1:0>=10
 2: 3POWER MODE PM<1:0>=11
 3: 3POWER MODE VCI=VSP



注意：请仔细阅读

Rev	G95038L-H8C_8.25_QFN040A01-1
Doc Number	
Doc Date	
Doc Version	